

电子游戏世界

全新的 90 纳米制程 宇瞻推出 DDR2 800 Unbuffered 系列内存模块

本刊讯 Apacer宇瞻科技推出DDR2 800 Unbuffered系列内存模块。这是继推出FB-DIMM内存模块之后宇瞻推出的又一款高效能内存模块。据

介绍，宇瞻推出的此款内存模块特别针对Intel Broadwater935与975系列与AMD Socket AM2架构高阶芯片组计算机平台所设计，符合JEDEC标准



宇瞻 DDR2 800 Unbuffered 1GB

规范，采用Samsung原厂先进90纳米制程颗粒，搭配六层电路板，频宽每秒最高可达6.4GB，在双信道的模式下每秒频宽更可

高达12.8GB。

编辑点评：这款DDR2 800 Unbuffered系列内存最大的特点就是采用了1.8伏特低工作电压设计，超越前一代DDR所采用的2.5伏特电压设计。据专业人士介绍，采用1.8伏特的电压设计可节省约50的耗电量，不仅可以降低内存的发热量，而且对整个系统的稳定性也有很大程度的提高。不仅如此，这款内存还采用了目前流行的FBGA封装技术提供绝佳的散热性与电气特性。透过内建的OOT (On-Die Termination) 技术，以内部中断电阻设计大幅降低数据高速传输时所产生的噪声，进而提高内存频率的极限值，为用户选择高效能计算机平台的绝佳配备。☒